

SINTESI DI SISTEMI INTEGRATI COMPLESSI – A.A. 2007/2008

PROVA N. 1 – 7 NOVEMBRE 2007

Cognome: _____ Nome: _____

Questa prova in itinere si compone di due domande aperte molto ampie. Attraverso una impostazione organica delle risposte, dimostrare di aver chiari i concetti e le metodologie entrando nel dettaglio dove si ritiene più opportuno.

- 1) Descrivere cosa si intende per sintesi di un sistema elettronico commentando l'importanza della ottimizzazione vincolata. In particolare fare riferimento alla sintesi architetturale e la sintesi logica di sistemi combinatori descrivendo modelli, funzioni obiettivo e vincoli.
- 2) L'ottimizzazione della resa è un obiettivo importante durante la progettazione. Indicare i punti chiave del problema e le metodologie per giungere alla soluzione.

ISTRUZIONI

Tempo massimo per rispondere alle domande: 60 minuti.

Rispondere direttamente alle domande, utilizzando solo i fogli forniti dal docente, in modo sintetico e chiaro. Dove ritenuto opportuno fornire un esempio.

Chi non consegna il compito avrà la possibilità di sostenere una prova orale solo sulla parte mancante. Il voto finale, nel caso si sostengano entrambe le prove in itinere, terrà conto delle votazioni di entrambe le prove. Chi non ritiene tale votazione congrua, avrà la possibilità di sostenere nuovamente l'esame attraverso una prova orale su tutto il programma.

SINTESI DI SISTEMI INTEGRATI COMPLESSI – A.A. 2007/2008
PROVA N. 1 – 7 NOVEMBRE 2007

SINTESI DI SISTEMI INTEGRATI COMPLESSI – A.A. 2007/2008
PROVA N. 1 – 7 NOVEMBRE 2007
